

CI SN74LS32

Desenho do CI

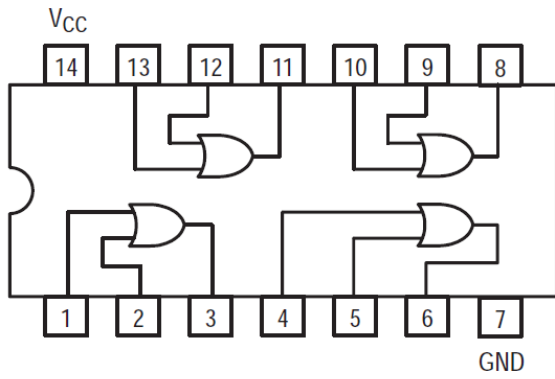


Tabela Lógica da expressão

INPUTS		OUTPUT
A	B	Y
H	X	H
X	H	H
L	L	L

Tabela-Elétrica:

Entradas		Saída	Entradas		Saída	Entradas		Saída	Entradas		Saída	Alimentação	
1A	1B	1Y	2A	2B	2Y	3A	3B	3Y	4A	4B	4Y	GND	VCC
Pn1	Pn2	Pn3	Pn4	Pn5	Pn6	Pn10	Pn9	Pn8	Pn13	Pn12	Pn11	Pn7	Pn14

Tabela Verdade

Entradas		Saída	Entradas		Saída	Entradas		Saída	Entradas		Saída
1A	1B	1Y	2A	2B	2Y	3A	3B	3Y	4A	4B	4Y

Analise e discutir os resultados
